

VEEサンプル・プログラムの中に、ECal校正プロセスの完了をプログラムで検出するためのSRQの使用例が記述されたものがありますか？

# Notices

© Keysight Technologies Incorporated, 2002-2020

1400 Fountaingrove Pkwy., Santa Rosa, CA 95403-1738, United States All rights reserved.

No part of this documentation may be reproduced in any form or by any means (including electronic storage and retrieval or translation into a foreign language) without prior agreement and written consent from Keysight Technologies, Inc. as governed by United States and international copyright laws.

## Restricted Rights Legend

If software is for use in the performance of a U.S. Government prime contract or subcontract, Software is delivered and licensed as "Commercial computer software" as defined in DFAR 252.227-7014 (June 1995), or as a "commercial item" as defined in FAR 2.101(a) or as "Restricted computer software" as defined in FAR 52.227-19 (June 1987) or any equivalent agency regulation or contract clause.

Use, duplication or disclosure of Software is subject to Keysight Technologies' standard commercial license terms, and non-DOD Departments and Agencies of the U.S. Government will receive no greater than Restricted Rights as defined in FAR 52.227-19(c)(1-2) (June 1987). U.S. Government users will receive no greater than Limited Rights as defined in FAR 52.227-14 (June 1987) or DFAR 252.227-7015 (b)(2) (November 1995), as applicable in any technical data.

**Portions of this software are licensed by third parties including open source terms and conditions.**

**For detail information on third party licenses, see [Notice](#).**

VEEサンプルプログラムの中に、ECal校正プロセスの完了をプログラムで検出するためのSRQの使用例が記述されたものはありますか？

## Contents

VEEサンプルプログラムの中に、ECal校正プロセスの完了をプログラムで検出するためのSRQの使用例が記述されたものはありますか？

(サポート・モデルは**太字**で示されています。 **E5071C E5072A E5070B/71B E5070A/71A E5061A/62A E5061B E5063A E5091A E5092A**)

下のイメージは、長いECal校正プロセス完了時にKeysight VEE内でアサートされるSRQの使用方法的概要です。

プログラムにコメントされているように、サービス・リクエスト・イネーブル・レジスタ・ビット5は、コマンド "**\*SRE 32**"により、オンにされます。そして、スタンダード・イベント・ステータス・イネーブル・レジスタ・ビット0は "**\*ESE 1**"によりオンにされます。この2つのマスクの組み合わせを、**\*CLS**および**\*OPC**と組み合わせて、条件を設定し、（動作完了"**\*OPC**"に基づいた）ECal校正プロセス完了時のSRQアサーションを可能にします。

このアナライザは、IFBW以外は、プリセット条件で4ポートECalに設定されています。デフォルトIFBWの70kHzでは、掃引時間が短いため適切にプログラムが動作できるように、100 Hzに下げられています。この設定で4ポートECalが完了するまでの時間は、約72sです。

